

Programme

Déploiement industriel de la spintronique pour un monde numérique plus frugal : opportunités et obstacles ?

Jedi 28 novembre 2024 - World Trade Center à Grenoble

Jedi matin

8h30 - 9h00
Accueil café

9h00 - 9h15 : Les Pôles de Compétitivité
MINALOGIC et SYSTEMATIC et le PEPR SPIN

Introduction

9h15 - 9h45 : Lucian Prejbeanu, SPINTEC

La spintronique : débouchés récents et potentiels pour des nouvelles innovations

9h45 - 10h05 : Simone Bertolazzi, YOLE

Panorama des dispositifs spintronique : tendances du marché et technologies

10h05 - 10h25 : Lucille Engels, IC'Alps

Le retour d'expériences des concepteurs de circuits industriels

10h25 - 10h45 : Johannes Müller
GlobalFoundries

STT-MRAM intégré : renforcer la confiance et aller de l'avant

10h45 - 11h10 : pause café

11h10 - 11h30 : Berthold Ocker, SINGULUS

Défis et opportunités pour les fabricants d'équipements en Europe

11h30 - 11h50 : Siamak Salimy, HPROBE

Tests avancés pour les dispositifs spintroniques

11h50 - 12h10 : Olivier Faynot, CEA-LETI

La place de la spintronique dans les lignes pilotes européennes

12h10 - 12h25 : Jeremy Perret CIME-P

Multi Project Wafer (MPW) Centre de prototypage

Déjeuner - 12h30 - 14h00

Jedi après-midi

14h00 - 14h10 : Hervé Martin, Chef du département mathématiques, physiques, nanosciences et STIC - MESR

Les attentes de l'État Français en spintronique et électronique frugale

14h10 - 14h30 : Mihai Miron,
Golana Computing

Nouveaux composants pour l'IA

14h30 - 14h50 : Ali Alaoui,
Allegro MicroSystems

Les risques et opportunités de la TMR : comment l'Europe est à la pointe de la R&D mais manque des parts de marché

14h50 - 15h10 : Johannes Paul,
SENSITEC

Capteurs magnétiques : applications existantes et nouvelles tendances

15h10 - 15h30 : Jean-Philippe Attané,
Nellow

Composants spintroniques ferroélectriques pour des circuits logiques et une IA ultra-basse consommation

15h30 - 15h50 : Marko Erman,
Paolo Bortolotti, THALES

Architectures à faible consommation d'énergie basées sur de nouvelles technologies pour les applications embarquées dans le domaine de la défense : opportunités pour la spintronique

15h50 - 16h35 : Table Ronde

Quels freins au développement de champions industriels nationaux en spintronique et quelles actions pour les faire émerger ?

16h35 - 16h40 : Conclusion